



第12回 RTOS へ対応するための MicroBlaze メモリ・マップの変更

1. 組み込みシステム開発評価キットで 動作する OS の現状

現在動作している OS

組み込みシステム開発評価キットの付属ボード(以下,評価 ボード)に実装されているソフト CPU コアとしては,現在のと ころ MicroBlaze と M32R ソフト・コアの2種類があります.

M32Rを実装した評価ボード上で現在動作している OS とし ては,本誌 2007年9月号の特集(pp.80-95)で紹介している Linux システムがあります.M32R ソフト・コアは MMU (Memory Management Unit)も内蔵しているので,仮想記憶 を使った本物の Linux が動作します.また,µITRON 準拠の リアルタイム OS である TOPPERS も移植中だそうです.

MicroBlaze は MMU を搭載していないので,仮想記憶を 使わなくても動作する µClinux が移植されています.ただし, 本評価ボード上ではまだ動作実績はありません.さらに TOPPERSの移植も期待されています.

現状,本評価ボードに実装されている MicroBlaze システムに,これらの OS を移植するには以下のような問題点があ ります.

タイマと割り込みコントローラ

TSS(Time Sharing System)によるマルチタスクOSを動か すには,タスク切り替えの基準となるタイマが必要です.ただ 単にタイマ・コントローラを実装しただけでは,時間の経過を ポーリングで取得するしか方法がなく,CPUリソースを有効に 利用できません.割り込みを使って規定した時間が経過したと ころで,CPUに通知する必要があります.

MicroBlaze 版のµ Clinux や TOPPERS では,タイマ・コン トローラには EDK(Embedded Development Kit)に標準添付 されている OPB_TIMER を,割り込みコントローラにも EDK に標準添付されている OPB_INTC を使うことが想定されてい ます.

しかし,現状の本評価ボードに実装されている MicroBlaze システムでは,本評価キット標準添付のタイマや割り込みコン トローラが既に実装されており,OPB_TIMERやOPB_INTC は使われていません.

MicroBlaze 標準アーキテクチャ?!

マルチタスク OS にとって,タイマと割り込みコントローラ は OS のカーネルが使用する重要なリソースです.たとえハー ドウェア依存部としてタイマや割り込み処理部分を容易にすげ 替えができる OS でも,その部分を取り替えてしまったら実績 のない新規 OS に等しくなってしまうと筆者は考えます.

そこで今回は,本評価ボードで動作させる MicroBlaze シス テムに OPB_TIMER や OPB_INTC を実装し, MicroBlaze 用 に用意されている各種 OS を移植しやすいハードウェアを実現 してみます.

2. MicroBlaze版のハードウェア 設計変更点 ~タイマ&割り込みコントローラの追加~

EDK のバージョンについて

MicroBlaze によるシステム設計については, Interface 2006 年2月号~2006年10月号に掲載した連載『コンピュータ・シ ステム技術学習キット活用通信』で解説しました.連載当時の 開発ツールのバージョンは8.1i でしたが,現在では9.1i にバー ジョンアップしています.ここでは9.1i を使用します.

タイマ&割り込みコントローラの追加

ここでは Interface 2006 年 7 月号の連載第 6 回(pp.174-183) で紹介した設計データをベースに, OPB_TIMER と OPB_INTC を追加します.手順を図1 に示します.

割り込みコントローラ OPB_INTC には RS-232-C からの割り 込みとタイマ・コントローラ OPB_TIMER からの割り込み,そ して BLANCA システム・バスからの外部割り込みも接続しま す.優先順位は次のようになります.

- 高:外部割り込み
- 中:タイマ
- 低: UART



図1 タイマ&割り込みコントローラの追加