

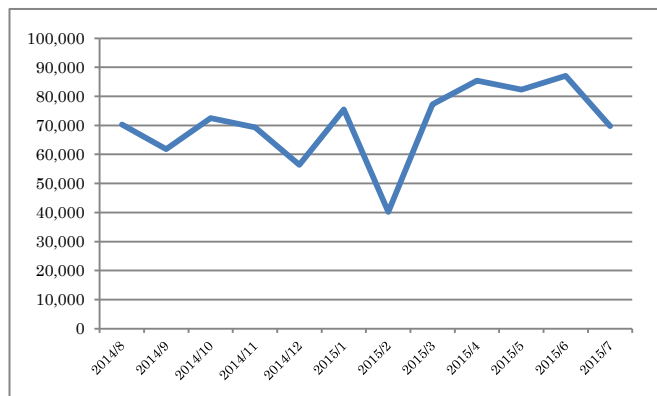
## Interface誌Web広告

<http://interface.cqpub.co.jp/>

当サイトは、実践的な技術情報の取得のほか、雑誌で取り上げたプログラム・ソースのダウンロードなど、組み込み技術者のなかでもコアな方々に閲覧されています。

## ■PageView数

70,645 / pv (2015年7月集計 最近1年間の平均)



## ■想定表示回数&クリック数

(下記は2014年11月のあるバナーの実例です。条件として、3社ローテーション、場所はスクエア)

表示回数 8,782

クリック数 83

クリック率% 0.95%

総ページビュー数 72,000pv/月

電子・組み込み技術の総合サイト  
Tech Village

1.特大バナー(728×90)

2.TOPバナー(468×60)

3.文字バナー

4.スクエア (250×250)

## 1. 特大バナー (728×90ピクセル)

1カ月：300,000円／1年間：3,000,000円

■Interfaceのトップ記事の上段に掲載。ランダム・ローテーションで最大5社。

## ■仕様

- ・サイズ：左右728×天地90ピクセル
- ・容量：35KB未満
- ・ファイル形式：GIF, FLASH\*など
- ・アニメーション：ループは3回まで

## 2. TOPバナー1 (468×60ピクセル)

1カ月：200,000円／1年間：2,000,000円

■Interfaceのトップ記事の上段に掲載。ランダム・ローテーションで最大5社。

## ■仕様

- ・サイズ：左右468×天地60ピクセル
- ・容量：15KB未満
- ・ファイル形式：GIF, FLASH\*など
- ・アニメーション：ループは3回まで

## 3. 文字バナー

1カ月：360,000円

■新製品の紹介、セミナーの案内、企業情報の告知などを記事形式の広告として掲載。インデックス：トップ・ページのお知らせ欄の上に掲載で1社限定。

- ・記事体広告：特設ページに記事広告を掲載

## ■仕様

- ・インデックス：40文字程度の見出し
- ・原稿：タイトルと3000文字程度の記事と画像を入稿してください。

## 4. スクエア (250×250ピクセル)

1ヶ月：200,000円／1年間：2,000,000円

■Interfaceのトップ・ページ右脇に掲載。ランダム・ローテーションで最大5社。レクタングルとも呼ばれます。

## ■仕様

- ・サイズ：左右250×天地250ピクセル
- ・容量：30KB未満
- ・ファイル形式：GIF, FLASHなど
- ・アニメーション：ループは3回まで

## \*FLASH形式の場合の注意点

容量とサイズ：上記バナー・スペースと同じ  
ファイル形式：下記の3種類を入稿願います。

- ・flaファイル (フラッシュの元ファイル)
- ・swfファイル (フラッシュ・ファイル)
- ・gifファイル (静止画像)

注意点：プログラム (アクション・スクリプト) 内にURLのリンクは記述しないでください。また下記のアクション・スクリプトを一番上のレイヤーに記述してください。

```
on (release) {  
  getURL (click_url, "_blank");  
}
```

●ヘッダ広告

- 掲載料金：1回利用¥100,000（税別）
- 配信メール数：9,400件(2015年7月現在)

Interface誌では、月末（発売日の前日24日がメド）に、メール・マガジン『インターフェース通信』を発行しています。キャンペーンの告知、イベント、展示会の案内などにご活用ください。

□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□  
□ ■コンピュータ・サイエンス&テクノロジー専門誌のメルマガ■  
□ インターフェース通信 2013/2/25号 No.074  
□ <http://interface.cqpub.co.jp/>  
□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□

10 | 月 | 12 | 日 | ——— 富士通 FM3 マイコン開発支援セミナー 2012 ———  
秋葉原でARM マイコンを学習し、FM3 を GET する 1 日。参加費無料。  
-- <http://jp.fujitsu.com/microelectronics/products/micom/interface-fm3/>

■ Virtex-7 で、開発期間とコストが激減？この金額で 2,400 万 ASIC ゲート？  
□□□——■  
複数の FPGA を用いる従来の検証手法で直面する、パーティショニングや  
タイミング制約、FPGA 間接続の混雑、クロッキング等、様々な問題を解決する  
『HES-7』って何？ 『HES-7 ASIC prototype system』技術資料を公開中！  
■ 詳しくは ⇒ <http://www.aldec.com/jp/products/prototyping/hes-7> □■

□■□□□■□■□ Interface 最新号 2月25日発売 ■□■□□□■  
～色/表示/処理/カメラ/規格/伝送…コモン・センスから最新技術まで～  
■特集『知っておきたい！50の画像技術』  
-- <http://www.kumikomi.net/interface/contents/201304.php>

別冊付録：最新ビデオ規格 HDMI&DisplayPort

液晶ディスプレイやカメラ・モジュールが手軽に使えるようになり、認識などの画像処理も進化しています。身のまわりは画像技術であふれています。  
今月号の特集では、色/表示/処理/カメラ/ビデオ/規格/伝送/ファイルなど、これからの当たり前になるカラー画像技術のコモン・センスを 50 個以上まとめて解説します。  
最新ビデオ規格 HDMI と DisplayPort のテクノロジーを解説した小冊子も付いています。

- 配信日：月 1 回月末のみ
- 掲載場所：ヘッダ部 2社まで
- 仕様：全角扱い35文字×6行
- 原稿入稿：掲載日の3営業日前

※掲載内容は、読者に対して有益であることを前提とします。

以上