

# デジタル・デザイン・テクノロジー

## 『組み込みハードウェア設計技術の入門誌』 デジタル・デザイン・テクノロジー

『デジタル・デザイン・テクノロジー』は、これからの若いエンジニアに、現在のデジタル機器の設計現場で求められる、ハードウェア設計技術をわかりやすく解説する雑誌です。

### ◎三つのコンセプト

#### ■デジタル設計の基礎と実務の橋渡し

デジタル機器の高機能化・性能化が進み、学校などで学んだ基礎知識と製品開発に求められる知識の間のギャップが広がっています。そこで『デジタル・デザイン・テクノロジー』は、基礎と実務の橋渡しとなる技術情報を提供します。

#### ■デバイスを活用するために必要な情報を提供

機器開発では、高度化した部品を効果的に活用する技術が求められます。そこで『デジタル・デザイン・テクノロジー』は、マイコン、FPGA、DSP といった、現代の機器開発に不可欠なデバイス（LSI、電子部品）を活用するために必要な情報を提供します。

#### ■仕事上、今まさに必要な技術情報を提供

開発現場では、分業化やアウトソーシング化が進んでいます。そこで、業務において十分な設計経験のない分野の製品を開発するケースも増えています。そこで『デジタル・デザイン・テクノロジー』は、仕事上、今必要な技術情報を提供します。

### ◎読者対象

組み込み機器を開発する企業に勤務し、デジタル回路の設計を担当する実務経験1～3年の新人・若手エンジニア、また、次々に新しい分野の知識を求められるシステム・エンジニア

### ◎媒体概要



#### ■媒体概要

誌名：デジタル・デザイン・テクノロジー (Digital Design Technology)  
発行形態：季刊 (年4回)  
判型式：A4 変型判  
印刷方法：オフセット印刷  
製本方法：アジロ綴じ(無線綴じ)  
発行部数：15,000部  
販売方法：全国書店  
ページ数：128ページ (±8ページ)  
定価：1,980円  
付録：年間1～2回。部品実装済みプリント基板やDVD-ROMなどを予定

## 広告掲載のご案内

### ◎広告対象製品および企業

■半導体	CPU, FPGA, DSP, ASSP などのデジタル LSI
■電子部品	デジタル回路に不可欠な電子部品 (電源 IC, 電源モジュール, クロック発振器など)
■計測器	ロジック・アナライザ, プロトコル・アナライザ, 信号発生器など
■開発ツール	FPGA 開発ツール, マイコン開発ツール, コンパイラ, デバッガ, ICE など
■ボード・メーカ	CPU, FPGA, DSP などを搭載する開発用ボード
■受託開発企業	プリント基板設計など
■若いエンジニアを求めている企業	教育システム, 人材紹介
■若い読者に自社ブランド・イメージを伝えたい企業	

### ◎広告料金

スペース	普通版料金(円)	普通版サイズ (mm)	断切版料金(円)	断切版サイズ (mm)
表 4	500,000	255×180	550,000	266×195
表 2	470,000	255×180	517,000	280×210
表 3	370,000	255×180	407,000	280×210
4色1ページ	360,000	255×180	396,000	280×210
2色1ページ	280,000	255×180	308,000	280×210
白黒1ページ	210,000	255×180		利用できません-
白黒1/2ページ	130,000	125×180		利用できません-

※1/2 ページの原稿には、必ず囲み罫を入れてください。

### ◎特集予定

発売日	特集予定	広告申込締切日	データ入稿日
第5号 (2010年 4月10日発売)	マイコン&FPGA 開発の基礎	3月9日	3月12日
第6号 (2010年 7月10日発売)	音声・画像処理の基礎	6月9日	6月14日
第7号 (2010年 10月 9日発売)	マイコン基板の設計の基礎	9月6日	9月9日
第8号 (2011年 1月 8日発売)	インターフェース回路設計の基礎	11月29日	12月2日

#### ◎お問い合わせ先

CQ 出版株式会社 組み込み出版部

営業担当 千葉昌之 松元道隆

TEL.03-5395-2138 FAX.03-5395-2395

進行担当 藤原梯子

TEL.03-5395-2132 FAX.03-5395-2104

〒170-8461 東京都豊島区巢鴨1-14-2 CQビル