

デジタル・デザイン・テクノロジー 5月号増刊  
(4月10日発売)

## 「FPGA 活用チュートリアル 2012-2013 年版」

FPGA設計の経験をお持ちの方が、さらに大規模、高性能なFPGAを活用していくために必要な技術をまとめます。

最近のFPGAの多くがハードウェアで搭載しているDSPブロックやメモリ・ブロック、クロック管理機能などのほか、特定のFPGAが持つA-DコンバータやPCI Express機能などについて、使い方を詳しく解説していきます。

また、大規模設計ではIPコア（設計資産）の活用が不可欠です。FPGAメーカーから提供されるCPUコアの使い方や応用例について説明します。FPGAベンダなどから提供されている、低価格で高機能なFPGA開発キットも紹介します。



### ◎目次予定

一昨年表紙

- FPGA/PLD の基礎と最新動向
- メモリ・ベース PLD の概要
- 低価格 FPGA 開発キット・ガイド
- 乗算器/DSP ブロックの活用法
- メモリ・ブロックの活用法
- クロック管理機能の活用法
- A-D コンバータの活用法
- PCI Express ブロックの活用法
- 部分再構成機能の活用法
- FPGA の低消費電力設計技術
- FPGA マイコン最新事情
- ARM Cortex コアの基礎知識
- LatticeMico32 の活用法
- Nios II の活用法
- FPGA 開発キットご紹介

## ◎広告料金&広告寸法

スペース	掲載料金	天地(mm)×左右(mm)	
表 4	341,000	215×171	断切版
表 2	308,000	235×182	断切版
表 3	275,000		
4色 1P*	253,000		
2色 1P*	176,000		
1色 1P*	132,000		

\* 表紙以外の広告スペースは、台割の都合により、弊社で掲載場所を決めさせていただきます。

★ご注意：本誌の判型は B5 正寸より**天地が短い変型判**（天地 235mm×左右 182mm）です

## ◎進行スケジュール

発売日	広告申込締切日	データ入稿日
4月10日(火)	3月9日(金)	3月14日(水)

## ◎媒体概要

発行形態 : デジタル・デザイン・テクノロジー増刊  
発売日 : 4月10日 隔年発行  
判型 : B5 **変型判**（天地 235mm×左右 182mm）  
販売方式 : 全国書店販売  
発行部数 : 8,000部(予定)  
定価 : 2,310円(予定)

## ◎お問い合わせ先 CQ出版(株)

・営業関連 組み込み出版部 千葉昌之 TEL. 03-5395-2901 chiba@cqpub.co.jp  
・進行関連 管理本部 藤原梯子 TEL. 03-5395-2132 FAX. 03-5395-2104 fujiwara@cqpub.co.jp