

訂正とお詫び

本誌のバック・ナンバーにおいて、下記の箇所に誤りがありました。お詫びして訂正いたします。
(編集部)

● 特集

p.121 図1-6: $V_{BC} \rightarrow V_{BE}$

p.133 左↓1行目: WaveGene → WaveSpectra

p.144 図3-10(a): 出力側の Rch と Lch を逆にする。R_S は Rch との間になく。

p.167 右↓2行目:

$$= \frac{V_{out}}{V_{dif}} g_{m1} \cdots \rightarrow = \frac{V_{out}}{V_{dif}} \equiv g_{m1} \cdots$$

p.169 左↓4行目: 図5-7 → 図5-1

p.169 コラム右↓7行目:

$$B_{RI_{CB}} \doteq \frac{1.4 \times 10^{-14}}{10} \left(e^{38.66 \times 0.045} - 1 \right) \\ \doteq 6.57 \times 10^{-13}$$

$$\rightarrow B_{RI_{CB}} \doteq \frac{1.4 \times 10^{-14}}{10} (e^{38.66 \times 0.045} - 1)$$

$$\doteq 6.57 \times 10^{-14}$$

p.169 コラム右↑5行目: $10^{-10} \rightarrow 10^{-11}$

p.170 図5-14: R₂₁ を赤色にする

● 基礎から学ぶC言語講座

p.207 左↓4行目: ド0が → ド65が

● SPICE 実用電子回路講座

p.239 写真17-4 上部コメント: 切り抜き, 取り付け(中略)はんだ付け → 切り抜き, 取り付け(中略)はんだ付け

き, BNCコネクタの取り付けねじにつけたラグ板にプリント基板をはんだ付け

● 6502マイコン・ボード製作器

p.261 左↑9行目: 割り込みへの応答 → 割り込みレベルと応答

p.261 右↑8行目: …なく, 複数ある割り込み → …なく, CPUにはMIとNMIしかありません, MI割り込み

p.261 右↑6行目: 「CPU自体～ありませんが,」を削除

p.265 右↑10行目: スタックとして → スタック・レジスタとして