DWシリーズ・ ユーザーのための サポート情報

## MicroSim Schematicsの印刷不具合の解消方法 PARTHENON/CQ版のセル・ライブラリについて 論理合成ツールASYL+/CQ版のお知らせ

<デザインインウェーブ 企画室>

## MicroSim Schematicsの印刷不具合の解消方法

小社より販売したMicroSim Schematics の初期出荷分にWindows 95上でプリンタの設定ができないという不具合の出ることが判明しました.

なお、上記の不具合を解消するプログラムがMicroSim社から発表されているので、ユーザ登録はがきをもとに該当するバージョンのソフトウェアをお持ちの方全員にバグ・フィックス版を無償でお送りいたします。

ここでは旧バージョンのバグを回避する方法を以下に示します.

- 1. Windows95のコントロール パネルを ダブル・クリックして開きます.
- 2.コントロール パネル・ウィンドウ内 のプリンタ・アイコンをダブル・クリ ックします。
- プリンタ・ウィンドウが開くのでこの 中から使うプリンタのアイコンをダブ ル・クリックします。

- 4. ステータスを示すウィンドウが開くので, [プリンタ(P)]-[プロパティ(R)]メニューを選択します.
- 5.**図**1に示すウィンドウが開くので,用 紙サイズと印刷の方向を設定します.
- 6. このほか余白の設定などを必要に応じて行います.

以上でプリンタの設定は終了です、次にMicroSim Schematicsの印刷メニュを開き回路図の印刷を行います。このとき、"プリンタ・ドライバ・ファイルが見つかりません。"というメッセージが表示されますが、OKボタンをクリックすると印刷メニュー・ウィンドウが開きます。そして、必要に応じて印刷倍率を設定すれば、指定した用紙サイズ/印刷方向/印刷倍率で回路図の印刷が可能となります。

ご不明の点は小社デザインウェーブ企 画室までFAXまたは封書にてお問い合 わせください(FAX:03-5395-2127).

# PARTHENON/CQ版のセル・ライブラリについて

NTTが開発した論理合成ツールPARTHENON/CQ版のセル・ライブラリが用意されましたので、本誌付属CD-ROMに収録しました。今回収録したセル・ライブラリはAltera社とXilinx社のプログラマブル・デバイス用です。使い方については付属CD-ROMの¥celllib¥readme.txtをご覧ください。

### 論理合成ツールASYL+/CQ 版のお知らせ

本誌付属CD-ROMにも評価版を収録した論理合成ツールASYL+のCQ版が近日販売開始となります.OSはDOS/V機のWindows3.1/95/NTをサポートし,価格は49.000円です.

なおASYL+/CQ版では,I/O数が64, ゲート数が1000までのシステムの論理合 成が可能で,**表**1に示すデバイスをサポ ートしています.

#### Canon LBP-B406PS Liteのวัน∧ัร≀ 情報 | 詳細 用紙 | グラフィックス | フォント | デバイス オプション | PostScript | 用紙 B4 (256.8 x 364.1 mm) A5 B5 Legal Postca Letter ٠ レイアウト(<u>Y</u>) ○ 4 ページ(4) C 21°-5°(2) 印刷の向き 用紙サイズを選択します ľA ·用紙方向を設定します **€ 横(□)** □転(R) 自動選択トレイ 給紙方法(S): 部数(<u>C</u>): 1 余白の編集(1). バージョン情報(B). 標準に戻す(D) キャンセル

図1 プリンタの設定ウィンドウ

表1 ASYL+/CQ版のサポートするFPGA一覧

20. 7.0.117.047.757.17.17.07.1.32	
ベンダ	サポート・デバイス名
Actel社	ACT1,ACT2/1200XL,ACT3,3200DX
Altera社	FLEX,EP,flashlogic,MAX5K,MAX7K,MAX9K
AMD社	MACH,PAL
Atmel社	AT6K002
Lucent(AT&T)社	Orca
Chip Express社	全デバイス
Crosspoint社	cp20k
Cypress社	pASIC,FLASH370
Motorola社	MPA1000
Lattice社	GAL,pLSI
Quicklogic社	pASIC
Xilinx社	XC3K,XC4K,XC4Ke,XC5.2K,XC7K,XC8K