

特集

システム・レベル設計をサポートするASIC, アナログHDL, シミュレータ デジタル/アナログ混在設計技術

最近のエレクトロニクス・システムはデジタル化が進んでいます、

ほとんどの場合はアナログ機能も搭載されています。

また、システム・オン・シリコン時代になり、デジタル/アナログ混載ASICも登場してきました。

これからはシステム・レベルで設計を進めていくことが大切になります。

そこで特集ではデジタル/アナログ混在システムの設計において重要になるさまざまな技術を、
デバイスと設計ツールの両面から解説します。

また、現在規格化が進められているアナログHDLの
現状における活用方法も紹介します。

CONTENTS

第1章 デジタル/アナログ混在ASICの特徴と使い方.....60
近藤正樹

第2章 大規模デジタル/アナログ混在回路の設計/検証期間を短縮する
アナログHDL設計手法.....68
遠山直也

第3章 最適化ツールによる回路設計の最適調整と
アナログHDLでの応用.....76
横山昇峰輝

第4章 デジタル/アナログ混在シミュレータによる
ボード・レベル設計の効率化.....83
Rian Cassells

Appendix デジタル/アナログ・シミュレータ紹介

Saber Designer	中村 淳
STAR-ADM	白井健宏
ICAP/4	丸一威雄
MicroSim PSpice A/D	松本敏之
DOLPHIN MMS	土井康生