

低電圧，大電流，高速動作に対応する技術と回路集

ASIC/FPGAユーザーのための

電源 回路 設計法



最近では、一つのプリント基板上に、多くの電源回路が搭載されるようになってきました。特にASIC/FPGAのような先端プロセスで製造される大規模LSIでは、低電圧，大電流の電源回路が求められます。また、高速に動作するLSIの消費電流の急激な変化に追従できる電源が必要です。高性能LSIを用いる設計では、電源回路に注意しなければなりません。本特集では、オンボード電源回路にまつわるトラブルを検証し、ASIC/FPGAなどの高性能LSIに適した電源回路設計法を解説します。（編集部）

第1章

高性能LSIのためのオンボード電源技術

LSIの低電圧・大電流・高速動作に伴うトラブルと解決策

月元誠士

第2章

高性能LSI向けオンボード電源回路集

低電圧・大電流・高速動作に対応

井倉将実