

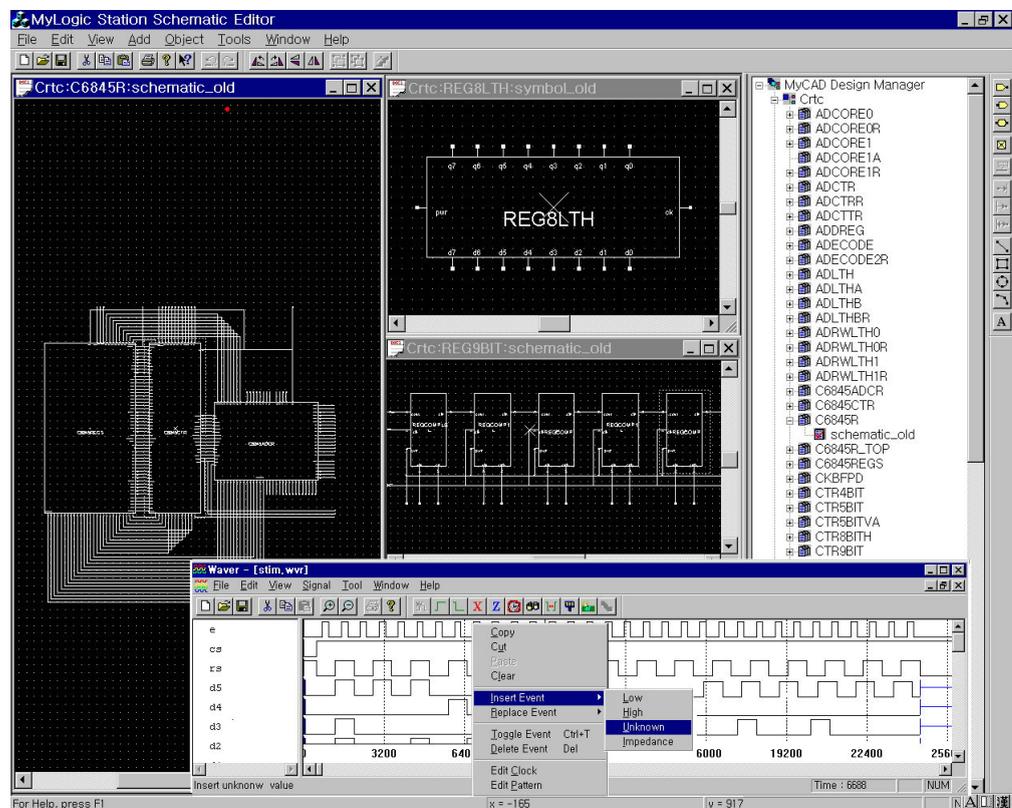


Windows95/98/NT 対応ロジックシミュレーション MyLogic Station

Mycad 社の MyLogic station は Windows95/98/NT 上で動作するスキマティックエディタ/ロジックシミュレーションツールです。各種ライブラリを含むスキマティックエディタ ScheED 及びロジックシミュレータ MySim、他のツールとのインターフェースであるザイリンクス社 FPGA 用ネットリストインターフェース Logic2XNF、EDIF からのスキマティック生成 Logic2EDIF、スキマティックネットリストから階層的 VHDL の生成 VHDLGen、VHDL からのスキマティック生成 SchGen で構成されております。

MyVHDL のネットリストをスキマティックに変換し、設計解析、修正後に VHDL を生成、EDIF ネットリストや MyLogic のスキマティックネットリストから VHDL を生成する事が出来ます。これは MyLogic Station が他のツールとのインターフェースが容易で、お客様の様々なデザインフローの中で一部のツールになり得るインタフェースを備えており、VHDL 設計手法により高集積、複雑化する回路設計において有効利用が可能であると言えます。

またザイリンクス社 FPGA 用ネットリストインターフェースを備えておりプロットタイプシステムへの使用も可能です。



スキマティックエディタ ScheED

- ・ スケマティック、シンボル、ツール ステール、ステートテーブル及び ROM/RAM
- ・ オンライン回路チェック
- ・ カスタマイズ可能なインスタンス (カラー、データタイプ、プロパティ・ディスプレイ)
- ・ ドラッグ&ドロップによるシンボル、ポートの容易な配置
- ・ ドキュメント作成の為の BMP, GIF, TIFF の生成
- ・ カスタマイズ可能なツールバー
- ・ 容易で強力なワイヤドローイング、リシェーピング、アレイのコピー機能
- ・ 無制限なアンドゥ/リドゥ
- ・ 階層的な VHDL の生成

Logic2XNF

- ・ MyLogic ネットリストからザイリンクス社 FPGA ネットリスト (XNF)ヘトランスレート

Logic2EDIF

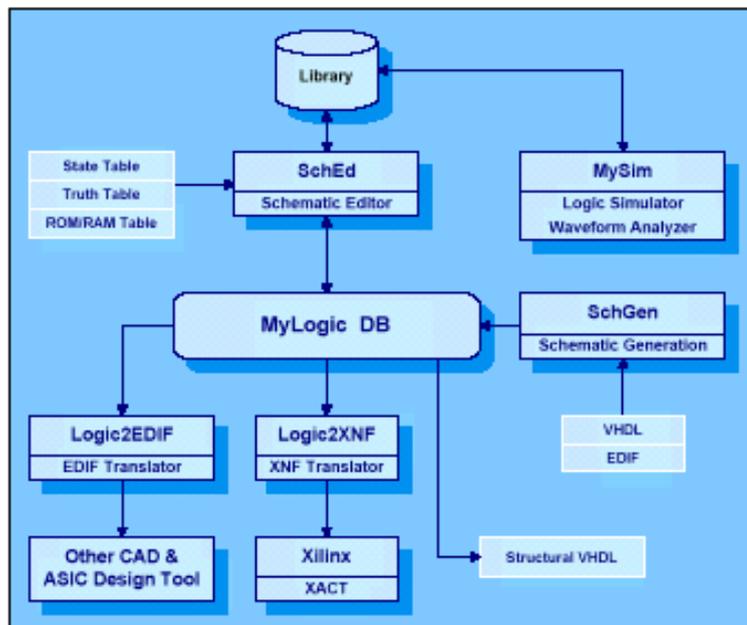
- ・ MyLogic ネットリストから EDIF200 ヘトランスレート
- ・ マッピングファイルのカスタマイズ
- ・ アレイ及びメンバースタイルへのコンバージョン

ライブラリ

- ・ SCMOS, Compass
- ・ ザイリンクス社 XC3000, XC4000, XC4000E, XC5200, OrCAD シンボルライブラリ (作 図のみ)

ロジックシミュレータ

- ・ ウェーブフォームアナライザによるスティミュラスの作成
- ・ ゼロディレイ、ユニットディレイ等のシミュレーション内容のコントロール
- ・ インタラクティブシミュレーション



株式会社アイヴィス

〒240-005 横浜市保土ヶ谷区神戸町 134 横浜ビジュアル・イノベーション 11F
TEL: (045)332-5381(代) FAX: (045)332-5391 email: sales@i-vis.co.jp

