

Think

T
Spice
PRO

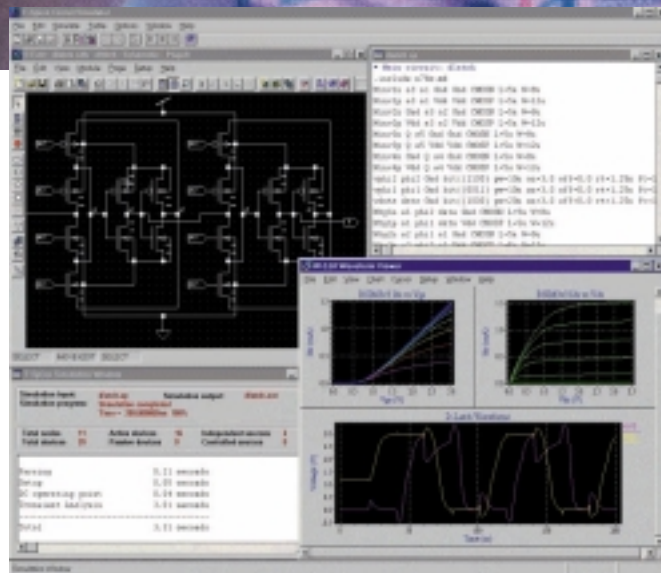
アナログ& ミックスド・シグナルIC設計用 高速シミュレーション環境

T-Spice Pro for Windows

T-spice Pro

米国Tanner Research社の開発したT-Spice Proは、処理速度、精度、性能、そして使い易さを兼ね備えたIC設計用回路シミュレータです。

WindowsベースのPCで稼働するT-Spice Proは、最近特に重要視されているミックスド・シグナルIC設計にその力を発揮し、極めて高いコストパフォーマンスをご提供します。



SPICE本来の姿を追求

SPICEシミュレータは、元来、IC回路設計シミュレーション・プログラム (Simulation Program with Integrated Circuit Emphasis)でありながら、市販されているその殆どが、プリント基盤設計用に改造されたものと言っても過言では有りません。これらのSPICEシミュレータは、各社独自のモデルが実装されており、非常に高価でありながら処理速度は決して満足のいくものではありませんでした。Tanner Research社では、大規

模アナログ回路を高速で精度良く解析できるSPICEシミュレータとSPICEモデルを開発しました。これがT-Spice Proです。

T-Spice Proは、最新のシミュレーション・テクノロジーに基づく高精度と高性能を実現し、さらにWindows上で稼働し、どなたでも手軽に利用できる操作性と低価格も実現しました。

Tanner Toolsは、1988年の販売開始以来世界50カ国、3,000ユーザ、12,000ライセンスの販売実績があります。

※記載された社名及び製品名は各社の商標又は登録商標です。

Tanner Research社国内販売代理店



株式会社 リアルビジョン

Phone : 045-473-7331 E-mail : rv-sales@realvision.co.jp

WebSite : <http://www.realvision.co.jp>

統合されたソリューション

T-Spice Proは、回路図エディタ・S-Edit、SPICEシミュレータ・T-Spice、波形表示エディタ・W-Editで構成されています。

L-Edit Proを追加する事で、IC統合設計環境Tanner Tools Proへ拡張できます。

- 優れたグラフィカル・インターフェイス
 - ◆バッチ処理のシミュレーション待ち行列入力
 - ◆メニューからのシミュレーション・コマンド入力
 - ◆回路図からのシミュレーション結果をプローブ
- 互換性
 - ◆HSPICE互換のネットリスト
 - ◆EDIF、VHDLの出力
 - ◆ViewDrawからT-Spice Proをドライブ

SPICEシミュレータ T-Spice™ 高速、大規模、高精度

最先端シミュレーション・アルゴリズムの研究から開発されたT-Spiceは、より高速に、より優れた収束性を誇ります。

- ◆HSPICE互換の言語仕様
- ◆テーブルベース・モデル・テクノロジーを採用
 - 回路により精度重視とスピード重視とを選択可能
- ◆先進的なコマンドを標準装備
 - ・オブティマイゼーション
 - ・パラメータ・スイープ
 - ・モンテカルロ解析
 - ・ビット及びバスの波形入力

最新のデバイス・モデル Advanced Model library

最新のデバイス・モデルをサポートしています。

- ◆MOSFET level49 (BSIM3v3)
- ◆MOSFET level 1,2,3,4,5,13,28,47
- ◆ダイオード、バイポーラ、キャパシター、抵抗、JFET
- ◆GaAs MESFET
- ◆伝送経路
- ◆ビヘビビアモデル (代数式、外部テーブル・データ、C言語記)

回路図エディタ S-Edit™ ViewDrawをサポート

標準回路エディタS-Editでは、簡単にプロパティの定義やシンボル作成ができ、クロス・プローブ機能等を用いることで、効率的な回路設計ができます。

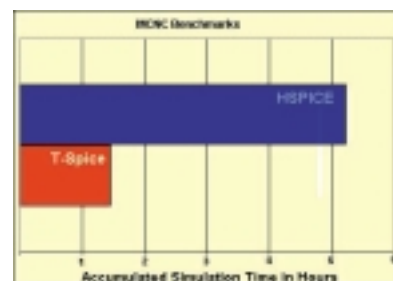
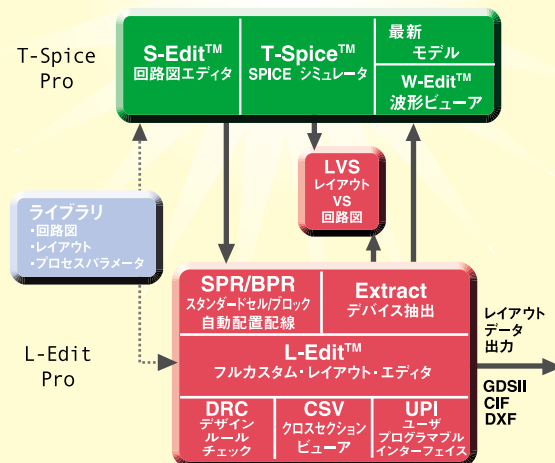
また、T-Spice Proでは、Viewlogic社の回路図エディタViewDrawをサポートしていますので、既存のシステムとの連携により、より効率的な設計環境が構築できます。

波形表示エディタ W-Edit™ シミュレーション結果表示機能

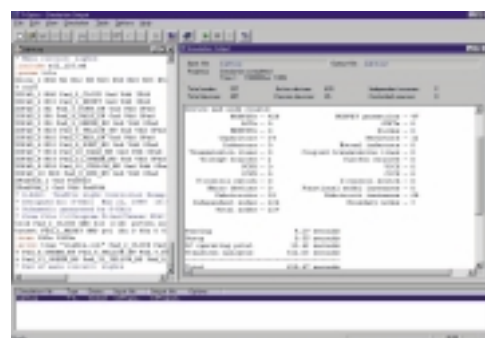
見やすく、使い勝手の良い波形表示

- ◆シミュレーションを実行しながら結果を表示
- ◆複数チャートの表示
- ◆簡単な表示操作 - ズームイン・ズームアウト・パン
- ◆シミュレーション結果を関数・計算式で編集
- ◆カーソル・バーやマーカでデータ値の読みとり
- ◆カットアンドペーストでドキュメンテーションの作成

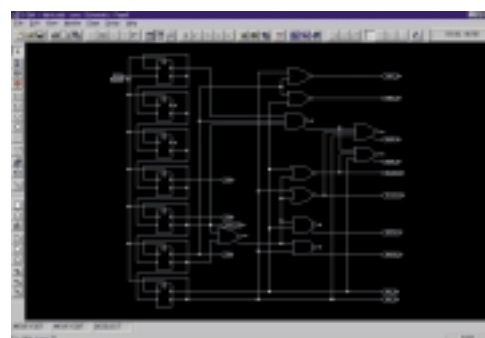
Tanner Tools Pro



MCNCで実施したT-SpiceとHSPICEのベンチマーク結果



SPICEシミュレータ・T-Spice



回路図エディタ・S-Edit

