

- ハイスピート論理/物理設計および解析のための統合設計環境
 - シグナル・インテグリティ、タイミング
- レイアウト前に物理制約を確認
 - 制約を保存、解析結果と比較
- PCB設計のイタレーションを削減し time-to-market を短縮

