

システムから各種IC設計、環境構築までのトータルサービス

図研デザインセンター



システムから各種FPGA/ASIC設計、環境構築までのトータルサービス

システム/FPGA/ASIC/IP/SoCの設計受託・開発支援

Aptix社製ラピッドプロトタイピング/エミュレータ System Explorerの導入支援

Light Speed社製 新アーキテクチャASIC" MBA"の設計支援

得意とする設計分野

ASIC開発者養成プログラムDesign Express

画像・音声処理:MPEG、Audio&Video、及びその他周辺機器など

マイコン周辺:DMACからPCI、USB、IEEE1394まで、各種インタフェース回路

アミューズメント:2D、3Dグラフィックスなど

ワイヤレス通信:W-CDMAなど

図研ではSoCソリューションを積極的に推進し、更にお客様の利便性を高めるためデザインサービス事業を行っています。図研デザインセンターでは、システム設計からFPGA/ASIC/PCB設計まで幅広く対応し、お客様の商品開発を強力に支援させていただきます。

独立系デザインセンターとして、プロセスに依存しない最新のデザインメソドロジーをご提供します。また、当社が販売している米Aptix社製エミュレータ“ System Explorer ”による検証サービスや、米LightSpeed社製 ASIC、MBAにインプリメントした形で納品することも可能です。

Topics

1999 FIRST HALF

MPEG-4 ビジュアル・テレフォン開発キット 開発支援

2001年からのサービス開始が予定されている次世代移動体通信IMT-2000向けに、MPEG-4 CODEC LSIを核にしたビジュアル・テレフォン開発キットのLCDコントローラ、H.223準拠多重分離処理FPGAを設計致しました。このプロジェクトを通じて、株式会社東芝様とMPEG-4 携帯TV電話に関し業務提携いたしました。今後、本開発キットの販売及びIPのライセンスに加え、お客様向けのカスタム・デザイン・サービスを提供してまいります。

PCIコア入りSoC 開発支援

図研は、PCI バス インタフェース コアをオリジナルで開発しお客様の用途に応じた“ PCIソリューション ”の提供を目指しております。第一段として、汎用PCIブリッジとして必要な機能を1チップに凝縮し、自由にコンフィギュレーションできるLSIを開発中です。

HDTV向けASICエミュレーション支援

Aptix System Explorerを使ったHDTV向けASICのエミュレーションシステムを構築。図研デザインセンターには、画像/通信系におけるシステム開発・半導体開発双方のエキスパートも揃っており、お客様をトータルにサポート致します。

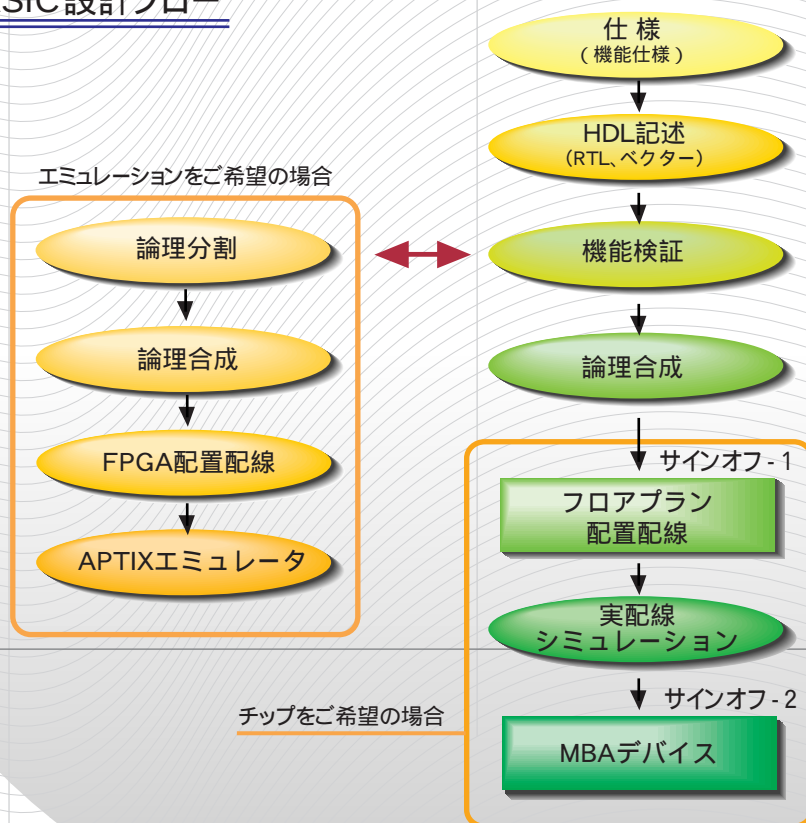
■ 設計ツール環境

シミュレーション:	NC-Verilog, Verilog-XL, ModelSim(VHDL, Verilog)
エミュレーション:	Aptix System Explorer
論理合成:	Design Compiler, Symplify
スタティックタイミング検証:	Prime Time
FPGA:	Max Plus 、 Xilinx Foundation Express
回路図エディター:	CR5000/System Designer

■ インタフェース

概略仕様レベル、アーキテクチャ検討 ~ RTL設計仕様レベルまで、最上流からのインタフェースに対応します。
お客様が再利用可能な設計手法(Verilog/VHDL/回路図)での開発を行います。

ASIC設計フロー



● MBA (Module Based Array)

米LightSpeed社が開発した、FPGAの数量柔軟性とゲートアレイの高機能性を兼ね備えた、新しいASICであり、多品種小ロット、しかも高性能が要求されるシステムLSI時代のソリューションを実現します。昨年春の製品発表以来、米国内で多くの実績を上げています。日本国内では、98年10月より図研が日本国内総代理店として販売を開始しています。

デザインセンターでは、MBAの設計サービスを受託し、チップの形で納品することも可能です。

● Aptix System Explorer

米Aptix社が開発した、従来の高額で大型というエミュレータの常識を破る、扱い易かつ 高性能なSoC/ASICエミュレーションシステムです。(株)図研は、日本国内における総代理店として、日本国内で250サイト以上の実績があります。

デザインセンターで、System Explorerシステムのコンフィギュレーション ~ システム検証までを受託することも可能です。

図研は、2000社以上のエレクトロニクス系製造業のお客様に、
プリント基板用EDAシステムおよび関連ツールを提供するとともに、
ASIC設計分野においてもユーザーニーズに対応したソリューションを提供してきました。
'92年には米国Aptix社と業務提携&資本参加し、
同社が開発したASICエミュレータ(検証/デバッグシステム)の共同マーケティング、
コンサルティング、ツール販売を開始し、ASICやシステムLSIのプロトタイプ市場に多数の
実績を蓄積しています。
'96年にはASIC設計や3D-CG用LSI開発を行なう子会社、(株)リアルビジョンを設立し、
お客様へのコンサルティング内容を拡充、'98年初めには、
図研&リアルビジョン共同でユニークなASIC設計技術者養成ビジネスを開始しました。
さらに、短期間で設計/製造可能な新ASIC技術(Module Based Array)の提供に続き、
IPを利用した、新しいDesign Methodologyの提供へと進み、
ASIC事業を拡大させていきます。

● 図研デザインセンターに関するお問合せは

株式会社図研 SoC事業部デザインセンター

発足:1999年4月

〒222-0033 横浜市港北区新横浜3-1-1
Tel: 045-473-6821 Fax: 045-473-8958
e-mail: design@zuken.co.jp http://www.zuken.co.jp/

*サービス向上のため、サービス内容、デザイン仕様などを予告なく変更することがあります。
*このカタログに記載された会社名、製品名は、各社の商標または登録商標です。

ZUKEN[®]
株式会社 図研

本社・中央研究所/〒224-8585 横浜市都筑区荏田東2-25-1 TEL(045)942-1511(大代) FAX 1599
新横浜本社/〒222-0033 横浜市港北区新横浜3-1-1 TEL(045)473-6868(大代) FAX 8958
関西支社/〒530-0003 大阪市北区堂島1-6-20 TEL(06)6343-1141(代) FAX 1144
名古屋支社/〒460-0008 名古屋市中区栄1-3-3 TEL(052)222-3131(代) FAX 3132
仙台支社/〒980-0811 仙台市青葉区一番町4-6-1 TEL022-267-9055(代) FAX 9056
九州支社/〒812-0025 福岡市博多区店屋町1-35 TEL(092)282-3360(代) FAX 3370