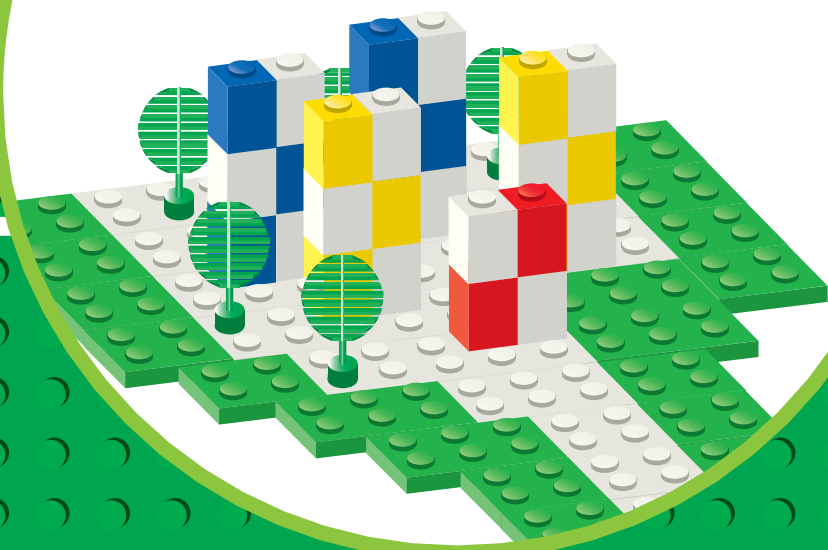


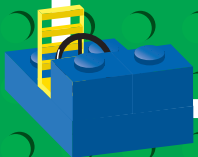


IP コアの活用は、大規模LSI設計の世界では、もはや常識である。しかし、FPGA 設計に適用してほんとうにメリットがあるのか、ほんとうに使えるのかという疑問のある方も多いだろう。ライセンス料が高価になることが多く、評価目的では使いにくいという現実もある。

この特集では、IP コアを活用した設計事例を取り上げ、そこで必要になる技術を解説する。無償あるいは比較的低価格で入手できるIP コアの活用例も紹介するので、一度体験してみてほしい。

IPコア を使った ラクラク FPGA設計術

～増え続ける負荷から解放されるための処方せん～



1 FPGAにおけるIPコア活用の実際
—— SDRAMコントローラのカスタマイズ過程を公開 ● 田中良平

Appendix 雑誌記事の活用 —— 2時間でCDプレーヤを作成 ● 田中良平

2 IPコア活用の基礎
—— IPコアの入手、評価、設計事例 ● 浅田朋範

3 無償IPコアの活用事例
—— I²C ROMライタの製作 ● 濱石 悟

4 CPUコアの活用事例
—— Ethernetモジュールの設計 ● 長岡美紀雄
石附 勤

