

Design Wave
設計コンテスト

1

特集2

エラー訂正回路設計の トライ&エラー

～Design Wave設計コンテスト2006 入賞デザイン～

特集2では、「Design Wave設計コンテスト2006」のProfessional部門とStudent部門のそれぞれで優勝した設計を、開発者の試行錯誤の過程とともに紹介します。
コンテストの課題は、2次元積符号用繰り返し型デコーダ(エラー訂正回路)です。

第1章

エラー訂正回路設計のポイント

—— Design Wave設計コンテスト2006 総評
和田知久，林 輝彦

第2章

FPGAの専用機能ブロックを生かした回路方式

—— Design Wave設計コンテスト 2006 Professional 部門第1位
田中宏昌

第3章

総当たり方式によるエラー訂正回路の設計

—— Design Wave設計コンテスト 2006 Student部門第1位
チーム マツハ 255(若林秀明)



デバイスの記事



関連データ



ビギナーズ