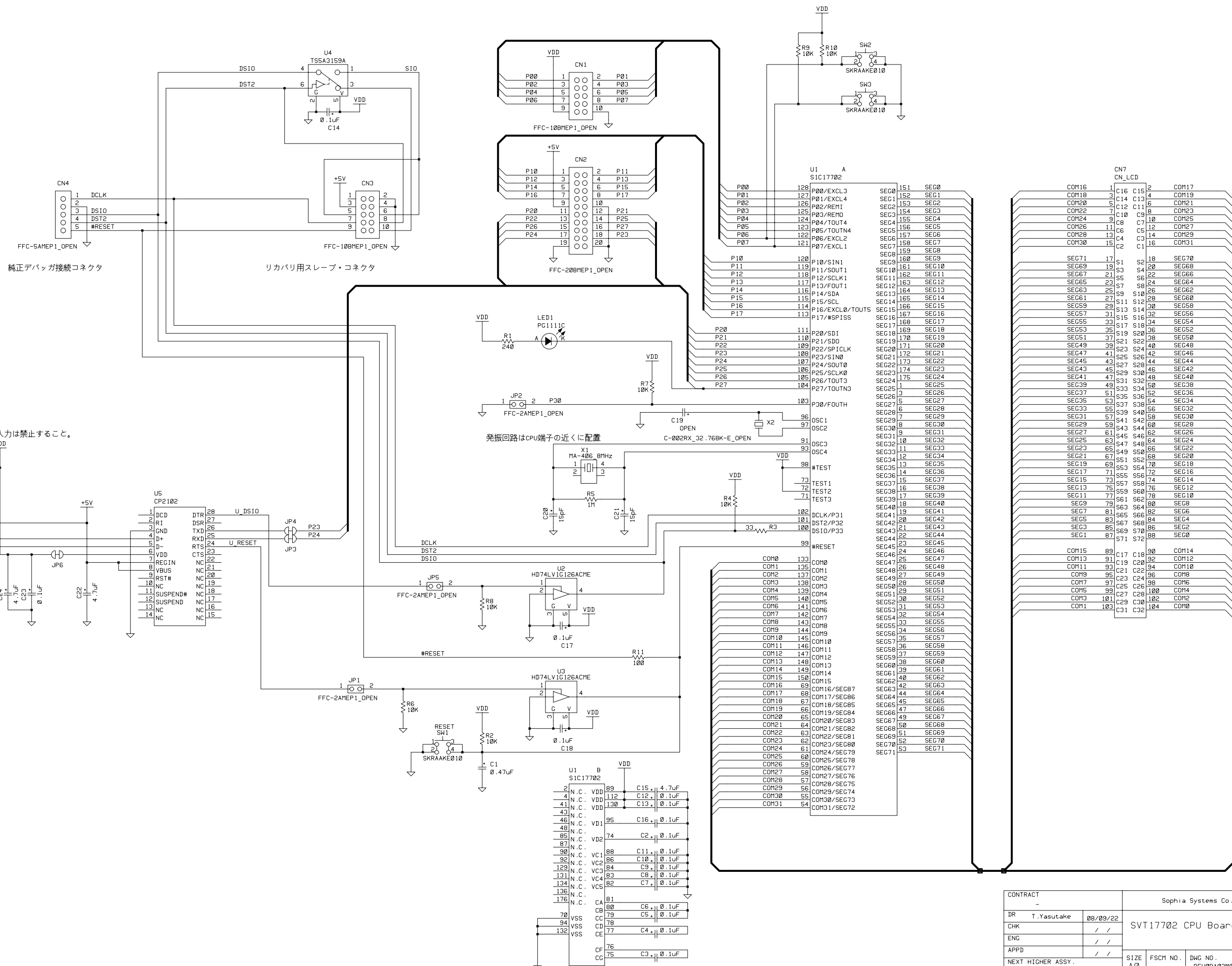


		REVISIONS				
EFF	AUTHORITY	ZONE	LTR	DESCRIPTION	DATE	APPROVED



**注意**  
USB接続時は、CN\_BATTからの外部電源入力は禁止すること。

CONTRACT -		Sophia Systems Co.,Ltd				
DR	T.Yasutake	08/09/22	SVT17702 CPU Board			
CHK	/	/				
ENG	/	/				
APPD	/	/				
NEXT HIGHER ASSY. -			SIZE A0	FSCM NO. -	DWG NO. BSU00BA02M01DWG Rev.0.1	
13:16:08		28-Nov-08		R01 SHEET 1 OF 1		