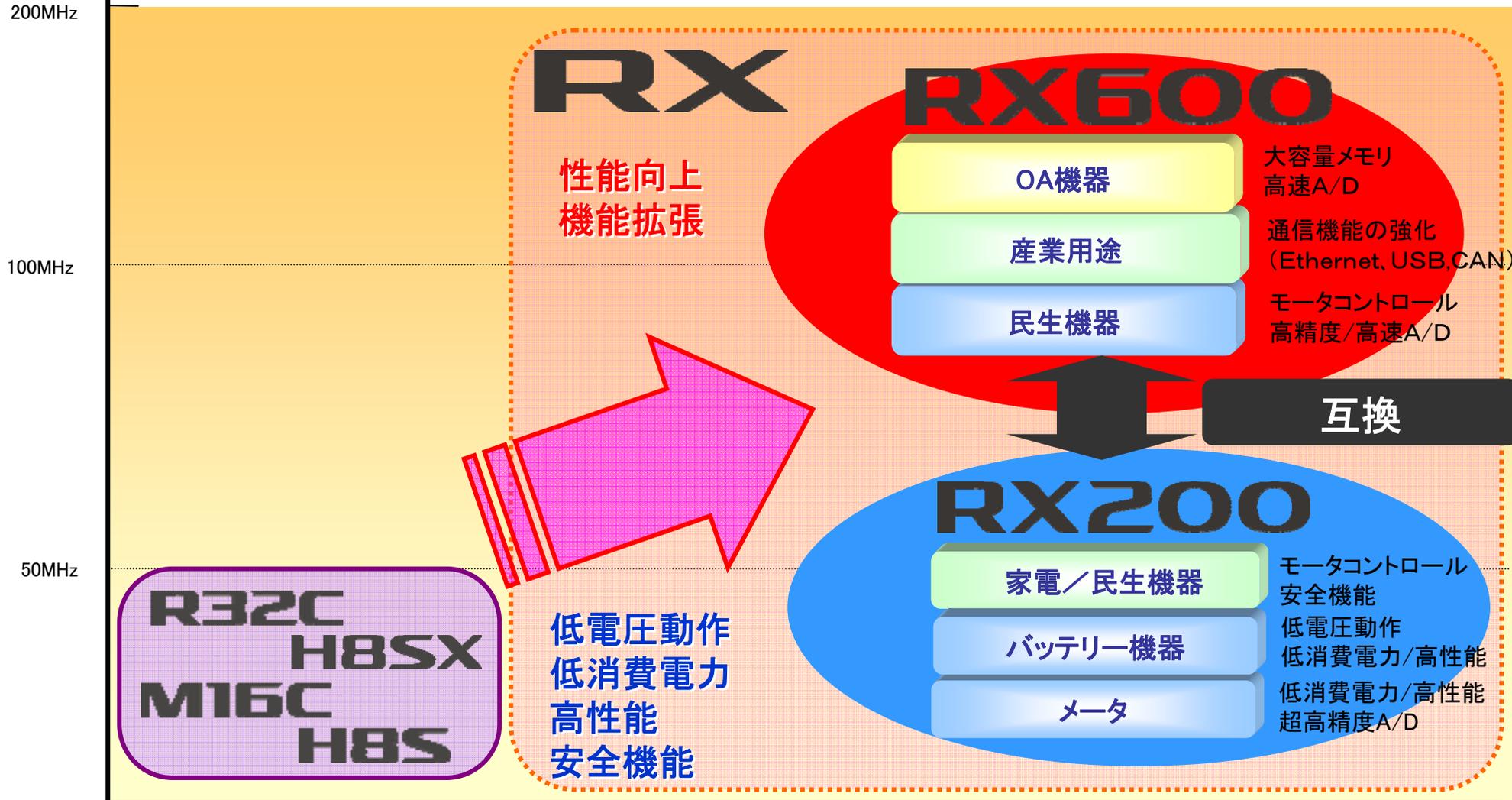


RXファミリ 展開計画

- RX600は既存製品の機能を継承し**性能向上と機能拡張**を実現
- RX200の最大の特長は、**低電圧動作&低消費電力**。RX600と互換を維持

最大動作周波数
200MHz



RX CPU性能向上への取り組み

- RXは組み込みアプリ用に性能を飛躍的に向上



RISCの技術の採用

- 5段パイプラインの採用: 200MHz動作 (将来)への対応
- ハーバードアーキテクチャ: 命令とデータアクセスの並列実行
- Out-Of-Order completion: 命令の実行速度向上
- 汎用レジスタマシン: 32ビット×16本

高速演算器の内蔵

- 32ビット乗算器(最速1サイクル)
- 除算器(最速2サイクル)
- 2種類の積和演算器(メモリ間、レジスタ間)
- 単精度浮動小数点ユニット
- バレルシフタ(任意のシフトを1サイクル)
- 基本命令の高速化

Flashメモリへの取り組み

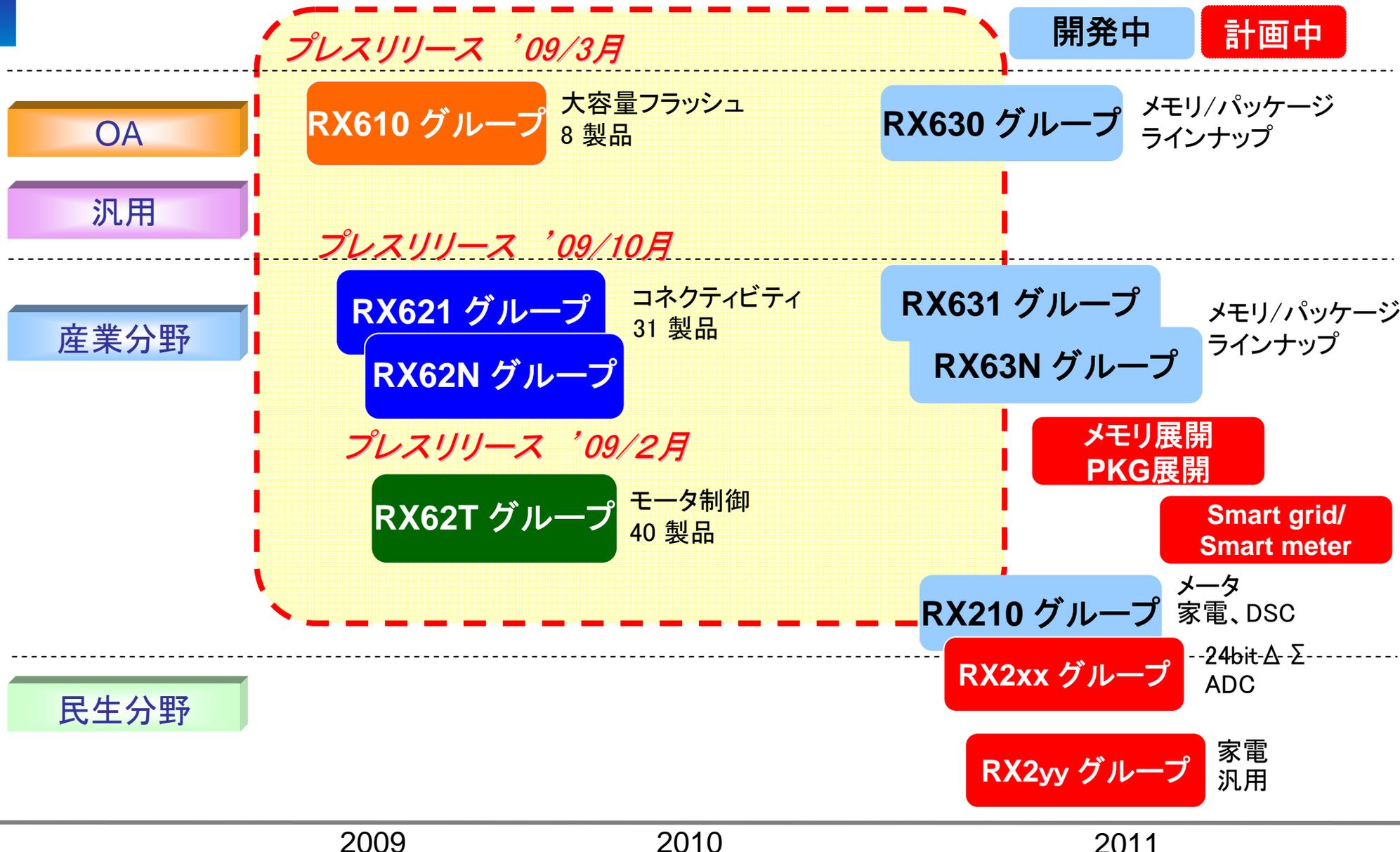
- 高速性動作、信頼性で実績のあるMONOS型Flashメモリ

バス構成の改善

- 内部バスを複層構造とし、CPU、DMAC/DTCの並列動作が可能

MONOS: Metal Oxide Nitride Oxide Silicon

RXファミリーロードマップ



2009

2010

2011