

計測用RF FPGAプロセッサ Red Pitayaで作る 1.8 M~30 MHz SDR トランシーバ

14ビット /125MSPS A-D/D-A搭載! LAN接続オープンソース piHPSDRで動くスタンドアロン型

安田 仁 JE3CCY

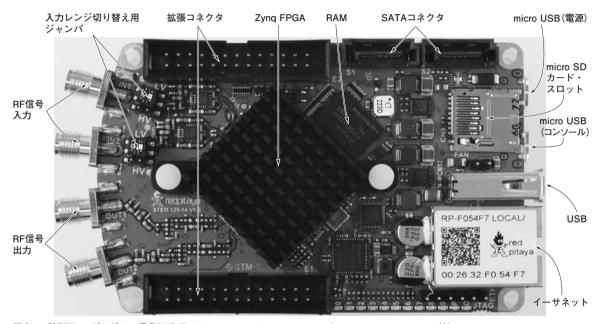


写真1 計測用 RF ディジタル信号処理ボード Red Pitaya STEMLab board (スロベニア,Red Pitaya 社) 1名様に読者プレゼント.応募方法はp.199

スタンドアロンなSDRトランシーバ

■ 計測用RFディジタル信号処理ボード Red Pitaya 誕生

写真1に示すのは、Red Pitaya STEMLab board (スロベニア、Red Pitaya社)と呼ばれる計測用RFシグナル・プロセッサです。 "Red Pitaya" が通称です。2013年Red Pitayaは、Kickstarterで多くの資金を集めて、Webサーバと連携するこのプログラマブルRF計測プロセッサを開発しました。

Red Pitaya社は、2000年ごろに誕生した、LAN接続が特徴のオープンソース SDR アプリケーション・ソフトウェア HPSDR (High Performance Software Defined Radio、https://openhpsdr.org/) をベースに、

SDR transceiver compatible with HPSDRを開発し無償公開しています. HPSDR はオープンソースなので, Linux と同じくソースコードなどが公開されいます.

● パソコンじゃ満足できない! ラズベリー・パイでダイアル付きのスタンドアロンSDRトランシーバを自作

私は、RF信号をダイレクトに*I/Q*変換しLANへ出力するRed Pitayaと、自作の選局ダイアル・ボックスを追加したタッチパネル付きラズベリー・パイを組み合わせてスタンドアロンのSDRトランシーバを構成しました(**写真2**).

キットとパソコンを組み合わせたSDRもよいですが、タッチパネル・モニタでダイナミックに変化するスペクトラムを見ながら、(マウスじゃなくて)ダイアルを回すのがSDR無線機の醍醐味ではないでしょうか.

図1にブロック図を、基本スペックを次に示します.