

訂正とお詫び

本誌のバック・ナンバーにおいて、下記の箇所に誤りがありました。お詫びして訂正いたします。
(編集部)

■ 2002年8月号

● 特集

p.145 右↓5～8行目：プロセッサは、プリミティブで汎用性が高い部品、CPUモジュールやボード・コンピュータはエンジニアが作ろうとする装置に近い部品

● 特設記事 最新レール・ツー・レール…

p.232 左↑11行目：簡単なバイアス回路で決まる。

p.234 図9右上：エミッタ抵抗Rを挿…

p.236 図12： Tr_3 は2SA1015

p.237 写真2のキャプション：と出力電圧を削除

p.237 図13のキャプション：…出力段コレクタ電流波形と出力電圧波形(PS…

p.239 図Aの下：スレッシュホールド領域

p.240 文献(4)：vol.SC-21

● わかる!!アナログ回路教室

p.251 左↓2～3行目を書き変え：図8-5(a)に反転増幅回路を示します。反転増幅回路は出力電圧 v_{out} を、入力…

p.252 式(8-4)の右辺の G_{noise-} を R_9/R_{11} に置換

p.253 図8-8(b)：Gに関する式の右辺の丸括弧内の分子の R_{13} は R_{11}

p.254 図8-11の縦軸の分母：端子①-③間

p.255 右↓6行目の式(8-8)： v_{in} の直前に R_2/R_1 を追加

p.257 図8-17(d)： R_2 の下の10kを削除

● USB接続のAM専用ラジオの製作

p.264 図4(a)：urb->UrbIsochnonous…

p.264 図4(b)のキャプションは変更後(ドライバ・リング・バッファを新たに

追加)

p.264 図4(b)の左側：DataBufferはドライバ・リング・バッファ

p.268 図10のIFアンプ&検波ブロック内：IFTとOSCコイルのピン配置図のピン4とピン5を入れ替え

● スイッチング電源用PWM ICの使…

p.271 図1の右側の説明：PWM ICの電源用巻き線

p.272 右↓1～2行目：2次側のPWMコンパレータに内蔵するを削除；バイポーラ・トランジスタのスイッチ素子は…

p.273 表2プライマリ・コントロールの長所の欄：トランスだけで構成でき…

p.277 文献(4)：USP4,441,46

p.278 右↑1～2行目：低耐圧のスイッチ素子や低耐圧の整流ダイオード…