訂正とお詫び

本誌のバック・ナンバーにおいて，下記の箇所に誤りがありました．お詫びして訂正いたします．　**(編集部)**

■ 2005年6月号

● 高速A－D変換のしくみと活用

p.222　図1－9右上：上位4ビット変換によって生じる量子化誤差→アナログ回路で折り返しを行う

● トラ技サーキット・ライブラリ

p.262　参考文献に次を追加

(11)ザイリンクス；アプリケーション・ノート XAPP188.

▶http://www.xilinx.com/

(12)デバッグソリューションズ；バウンダリスキャン講座.

▶http://www.debsol.com/