

訂正とおわび

本誌のバック・ナンバーにおいて、下記の個所に誤りがありました。おわびして訂正いたします(本誌のウェブ・ページで同様の内容を掲載しています)。 (編集部)

■ 2012年1月号

● 特集

p.59 表2中の算出式： $V_{OH} - V_{CC}/I_O \rightarrow (V_{OH} - V_{CC})/I_O$

図3(b)の横軸目盛： $0 \rightarrow V_{DD}$

p.89 左↑2行目の数式TXの分母： $\ln(2^8 + 1 - 32) \rightarrow \ln\{127 \times 10 \times 10^3 / (2^8 + 1 - 32)\}$

p.90 右↓7行目：103T→103AT

p.111 左↓12行目：1次側から→1次側から見た

p.113 図3のキャプション：インピーダンスを→伝達特性を

p.117 写真1のサブキャプション：12V×2→22V×2

p.124 右↑13行目：「(出力High)→Q₁がON」→「(出力High)→Q₂がON」

p.132 左↑19行目：図4(a)→図4

左↑16行目：図4(b)→図4

● ワンチップUSBホストIC Vinculum-II 試用レポート

p.158 写真1中の吹き出し：Vinculum-II (44ピン)→Vinculum-II (64ピン)

● OPアンプ回路超入門

p.182 図8の吹き出し：ネットリスト→ネットラベル

図11サブキャプション：ネットリスト→ネットラベル

p.183 左↓4-5行目：高温時にOPアンプのバイアス電流が増加して→バイアス電流の影響で

● デジタルIC探訪

p.191 図4(h)を下図に修正

● 一石オーディオ・アンプに挑戦

p.212 左↑2行目：2110 Hz～→2110 M～

右↑14行目：出力90W→損失90W

p.213 右↓4行目：回路全体→トランジスタを使わない回路では回路全体

右↓16行目：バイアス設計→回路設計
右↓18行目：できます→できません

p.217 左↑9-10行目：高域、低域とも落ちてきます→高域、低域とも大信号では落ちてきます

p.218 右↓8-9行目：取り除く場合は、必ず→取り除いた場合は、使用しないときは必ず

| | | | | | | | |
|-----|-----|-----|------|------|------|-----|-----|
| 15 | 14 | 13 | 12 | 11 | 10 | 9 | 8 |
| - | - | - | BTN2 | BTN1 | BTN0 | SW9 | SW8 |
| 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 |
| SW7 | SW6 | SW5 | SW4 | SW3 | SW2 | SW1 | SW0 |

(h) gpio_in