

表6-1 ZYBOとLEDマトリクス接続

LEDマトリクス	トップ回路	FPGA	回路図	PMOD	I/O STD	備考
CLK	led_clk	T20	JB1_P	JB1	LVC MOS33	300 Ω 抵抗を介して接続
LAT	lat	U20	JB1_N	JB2	LVC MOS33	
OEB	oeb	V20	JB2_P	JB3	LVC MOS33	
A	line[0]	W20	JB2_N	JB4	LVC MOS33	
B	line[1]	Y18	JB3_P	JB7	LVC MOS33	
C	line[2]	Y19	JB3_N	JB8	LVC MOS33	
R1	r1	W18	JB4_P	JB9	LVC MOS33	
R2	r2	W19	JB4_N	JB10	LVC MOS33	
G1	g1	V15	JC1_P	JC1	LVC MOS33	
G2	g2	W15	JC1_N	JC2	LVC MOS33	
B1	b1	T11	JC2_P	JC3	LVC MOS33	
B2	b2	T10	JC2_N	JC4	LVC MOS33	
GND	—	—	GND	JB5	—	
GND	—	—	—	—	—	外部電源GND
5V	—	—	—	—	—	外部電源5V
—	clk	L16	SYSCLK	—	LVC MOS33	ZYBOボード上クロック
—	reset	G15	SW0	—	LVC MOS33	ZYBOボードのプッシュスイッチ
—	led	M14	LED0	—	LVC MOS33	ZYBOボードのLED