

本書に下記誤植がありました。お詫びして訂正いたします。

ページ数	場所	誤	正
p.33	上から 14 行目	... 16 進数...	... 8 進数...
p.41	図 2-14 の右上	VARM	VRAM
p.41	図 2-14 の「アドレス」	 0xC80009E 0xC80009F 0xC8000A0 	 0xC800278 0xC80027C 0xC800280
p.62	下から 4 行目と 8 行目	..._Sunp_...	..._Sump_...
p.63	図 3-10 のキャプション		
p.209	図 9-24(c)のキャプション	...復素...	...複素...